Presse-Information

Sicherheitsbezogene SPS für Profisafe

(11/23) Die neue Sicherheitssteuerung AXC F XT SPLC 3000 von Phoenix Contact wird als linksseitiges Erweiterungsmodul an den PLCnext Controls AXC F 2152 oder AXC F 3152 betrieben. Sie ergänzt das PLCnext-Portfolio um eine leistungsstarke Safety-SPS für Profisafe-Teilnehmer in Profinet-Netzwerken. Dabei lässt sich die Sicherheitssteuerung in Applikationen bis zur Sicherheitskategorie SIL3 gemäß IEC 61508/61511 und PLe nach EN ISO 13849-1 einsetzen.

Die SPLC 3000 kann im Betrieb als F-Host mit bis zu 300 F-Devices kommunizieren und dabei gleichzeitig als F-Device fungieren. Die Sicherheitssteuerung ist vollständig in das offene Ecosystem PLCnext Technology integriert und bietet in Kombination mit den rechtsseitig anreihbaren Profisafe-I/O-Erweiterungen des Axiobusses hohe Modularität. Die leistungsstarken und redundant ausgelegten ARM-basierten sicherheitsbezogenen CPUs verfügen über eine Taktrate von 800Mhz für Kanal 1 und 600Mhz für Kanal 2.

5558 Bitte bei Kennziffer-Veröffentlichungen für die Leserdienst Zuordnung angeben

Phoenix Contact • Corporate Communications • Eva von der Weppen M.A.
email: eweppen@phoenixcontact.com • Tel. (0 52 35) 3-41713

Presse-Information

Safety-related PLCs for Profisafe

(11/23) The new AXC F XT SPLC 3000 safety controller from Phoenix Contact can be operated as a left-side extension module on the PLCnext Control AXC F 2152 and AXC F3152 devices. It extends the PLCnext portfolio with a powerful safety PLC for Profisafe devices in Profinet networks. The safety controller can be used in applications up to safety category SIL 3 in accordance with IEC 61508/61511 and PL e in accordance with EN ISO 13849-1.

In operation, the SPLC 3000 can communicate with up to 300 F-Devices as an F-Host and simultaneously act as an F-Device. The safety controller is fully integrated into the open PLCnext Technology ecosystem and provides a high degree of modularity in combination with the Profisafe I/O extensions of the Axiobus, which can be aligned on the right-hand side. The high-performance and redundantly designed ARM-based safety-related CPUs have a clock rate of 800 MHz for channel 1 and 600 MHz for channel 2.

Phoenix Contact • Corporate Communications • Eva von der Weppen M.A.
email: eweppen@phoenixcontact.com • Tel. (0 52 35) 3-41713